



MF617

三相无刷直流马达控制器

数据手册

第0.01版

2022年8月10日

Copyright © 2022 by PADAUK Technology Co., Ltd., all rights reserved.

6F-6, No.1, Sec. 3, Gongdao 5th Rd., Hsinchu City 30069, Taiwan, R.O.C.

TEL: 886-3-572-8688  www.padauk.com.tw

重要声明

应广科技保留权利在任何时候变更或终止产品，建议客户在使用或下单前与应广科技或代理商联系以取得最新、最正确的产品信息。

应广科技不担保本产品适用于保障生命安全或紧急安全的应用，应广科技不为此类应用产品承担任何责任。关键应用产品包括，但不仅限于，可能涉及的潜在风险的死亡，人身伤害，火灾或严重财产损失。

应广科技不承担任何责任来自于因客户的产品设计所造成的任何损失。在应广科技所保障的规格范围内，客户应设计和验证他们的产品。为了尽量减少风险，客户设计产品时，应保留适当的产品工作范围安全保障。

提供本文档的中文简体版是为了便于了解，请勿忽视中英文的部份，因为其中提供有关产品性能以及产品使用的有用信息，应广科技暨代理商对于文中可能存在的差错不承担任何责任，建议参考本档英文版。

目 录

1. 特性.....	5
2. 引脚图与功能说明	6
3. 器件电气特性	7
3.1. 绝对最大值.....	7
3.2. 直流/交流特性	7
4. 复位.....	10
4.1. 上电复位(POR)	10
4.2. 低电压复位(LVR).....	11
5. 参考应用电路	12
6. 封装信息	13
6.1. 盖印规范	13
6.2. QFN4*4 (16P-0.65pitch).....	14
7. PCB 布局指南	15

修订历史:

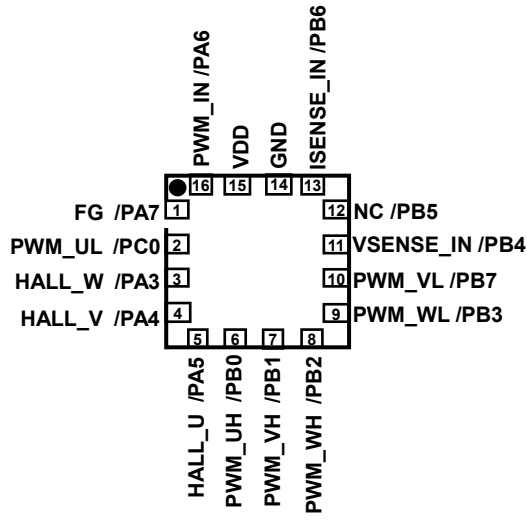
修订	日期	描述
0.00	2022/06/29	初版
0.01	2022/08/10	<ol style="list-style-type: none">1. 增加 6.1 节 盖印规范2. 修改第 7 章3. 其他已知细节错误修正

1. 特性

- 三相有感无刷直流马达控制
- PWM 输入或模拟输入控制
- FG/RD/ALM/RALN/RXX/RRXX 输出
- 异常输出
- 逆转煞车控制
- 软件 Hall 进角提前或延后换相控制
- 开回或闭回控制
- 线流保护跟过流保护
- 欠压保护
- 过压保护
- 堵转保护
- 软启动跟自动重启机制
- 硬件保护
 - 欠压重启
 - 程序错误重启
- MTP 烧录
 - 支持六线烧录模式
 - 支持四线烧录模式
- DC Fan 应用
 - 工作电压范围: 3.5V~6V
 - 工作温度范围: -40°C~105°C
- 订购/封装信息
 - MF617-2J16A: QFN4*4 (16P-0.65pitch)

MF617 是一个在八位单片机平台上控制三相无刷直流马达。单片机可以使用六线烧录模式或者四线系统烧录模式。MF617 是接收 Hall 芯片后使用六部方波的方式来让无刷直流马达高效能运转。透过应广上位机系统来调适，可以很轻松地设置速度曲线、输出模式、保护的参数...等，可以立即在上位机上观看马达运转的状况。

2. 引脚图与功能说明



MF617-2J16A: QFN4*4 (16P-0.65pitch)

引脚名称	I/O	功能描述
FG / PA7	输出	轉速回授輸出
PWM_UL / PC0	输出	U 相下桥输出信号
HALL_W / PA3	输入	W 相霍尔输入信号
HALL_V / PA4	输入	V 相霍尔输入信号
HALL_U / PA5	输入	U 相霍尔输入信号
PWM_UH / PB0	输出	U 相上桥输出信号
PWM_VH / PB1	输出	V 相上桥输出信号
PWM_WH / PB2	输出	W 相上桥输出信号
PWM_WL / PB3	输出	W 相下桥输出信号
PWM_VL / PB7	输出	V 相下桥输出信号
VSENSE_IN / PB4	输入	输入电压检测
NC / PB5	I/O	空脚
ISENSE_IN / PB6	输入	输入电流检测
GND	-	接地端
VDD	-	电源端
PWM_IN / PA6	输入	PWM 输入控制信号

3. 器件电气特性

3.1. 绝对最大值

名称	最小值	典型值	最大值	单位	备注
电源电压 (VDD)	3.5		6	V	电源电压最大不能超过 6V, 否则可能损坏 IC
输入电压	-0.3		V _{DD} + 0.2	V	
工作温度	-40		105	°C	
储藏温度	-50		125	°C	
节点温度		150		°C	

3.2. 直流/交流特性

符号	特性	最小值	典型值	最大值	单位	条件(Ta=25°C)
V _{DD}	工作电压	3.5 [#]	5.0	6	V	[#] Subject to V _{BRD} tolerance
V _{PDRV}	工作电压掉电释放电压			0.1	V	
T _{POR}	工作电压开机时间 (工作电压从 0V 到 5V)			500	ms	
T _{drop}	工作电压掉电到 V _{PDRV} 内时间	1			ms	
T _{LVR}	工作电压掉电到 V _{LVR} 内时间	1			ms	
f _{SYS}	系统时钟(CLK)* = IHRC ILRC	0	54.9K	8M	Hz	V _{DD} = 3.5V V _{DD} = 5.0V
P _{cycle}	烧录次数	1000			cycles	
I _{OP}	工作电流		1.0 2.1 110 85		mA mA uA uA	f _{SYS} =1MIPS@5.0V f _{SYS} =8MIPS@5.0V f _{SYS} =ILRC ~ 55KHz@5.0V f _{SYS} =ILRC ~ 54KHz@3.3V
I _{PD}	掉电模式消耗电流 (使用 <i>stopsys</i> 命令)		1 0.61		uA uA	V _{DD} =5.0V V _{DD} =3.3V
I _{PS}	省电模式消耗电流 (使用 <i>stopexe</i> 命令)		18		uA	V _{DD} =5.0V; Bandgap, LVR, IHRC, ILRC, Timer16 modules are ON.
V _{IL}	输入低电压	0		0.2V _{DD}	V	
V _{IH}	输入高电压	0.8 V _{DD}		V _{DD}	V	
I _{OL}	IO 输出灌电流	11	14 7	17	mA	V _{DD} =5.0V, V _{OL} =0.5V, Normal V _{DD} =5.0V, V _{OL} =0.5V, Low
I _{OH}	IO 输出驱动电流	-8	-10 -6	-12	mA	V _{DD} =5.0V, V _{OH} =4.5V, Normal V _{DD} =5.0V, V _{OH} =4.5V, Low
R _{PH}	上拉电阻		32 33		KΩ	V _{DD} =5.0V V _{DD} =3.3V

符号	特性	最小值	典型值	最大值	单位	条件(Ta=25°C)
V _{BRD}	低电压侦测电压* (欠压电压)	4.2	4.5	4.8	V	
		3.7	4	4.3		
		3.35	3.75	4.05		
		3.25	3.5	3.75		
		3.05	3.3	3.55		
		2.9	3.15	3.4		
V _{BG}	Bandgap 参考电压* (校准前)	1.12	1.20	1.28	V	V _{DD} =5V, 25°C
	Bandgap 参考电压 * (校准后)	1.17*	1.20*	1.23*		V _{DD} =3.15V ~ 5.5V, -40°C <Ta<105°C*
f _{IHRC}	IHRC 输出频率 (校准后) *	15.52*	16*	16.48*	MHz	25°C, V _{DD} =3.15V~5.5V
		14*	16*	17.28*		V _{DD} =3.15V~5.5V, -40°C <Ta<105°C*
f _{ILRC}	ILRC 输出频率*	31.5*	33.8*	35*	KHz	V _{DD} =5.0V, Ta=25°C
		29*	33.8*	38.4*		V _{DD} =5.0V, -40°C <Ta<105°C*
		32*	34*	35.5*		V _{DD} =3.3V, Ta=25°C
		29*	34*	40*		V _{DD} =3.3V, -40°C <Ta<105°C*
V _{ADC}	ADC 可工作电压	3.15		5.0	V	
V _{AD}	AD 输入电压	0		V _{DD}	V	
ADrs	ADC 分辨率			11	bit	
ADclk	ADC 时钟周期		2		us	3.15V ~ 5.5V
t _{ADCONV}	ADC 转换时间 (T _{ADCLK} 是选定 AD 转换时钟周期)		14		T _{ADCLK}	
AD DNL	ADC 微分非线性		±3*		LSB	
AD INL	ADC 积分非线性		±3*		LSB	
ADos	ADC 失调电压*		3		LSB	-40°C <Ta<105°C*
t _{INT}	中断脉冲宽度	30			ns	V _{DD} = 5.0V
V _{DR}	数据存储器数据保存电压*	1.5			V	In power-down mode.
t _{WDT}	看门狗超时溢出时间 (T _{ILRC} 是 ILRC 的时钟周期)		4096			misc[1:0]=01
			16384			misc[1:0]=10
t _{SBP}	系统上电开机时间		2500		T _{ILRC}	Where T _{ILRC} is the clock period of ILRC

符号	特性	最小值	典型值	最大值	单位	条件(Ta=25°C)
twUP	系统唤醒时间					
	STOPEXE 省电模式和 STOPSYS 掉电模式下, 切换 IO 引脚的普通唤醒		2500		T _{ILRC}	Where T _{ILRC} is the clock period of ILRC
HCPos	比较器偏压*	-	±10	±20	mV	
HCPcm	比较器共模输入电压*	0		V _{DD} -1.5	V	
HCPspt	比较器响应时间**		100	500	ns	Both Rising and Falling
HCPmc	比较器模式改变稳定时间		2.5	7.5	us	

*这些参数是设计参考值，并不是每个芯片测试。

**比较器响应时间测量条件：输入电压为(V_{DD}-1.5)/2 -100mV, and (V_{DD}-1.5)/2+100mV

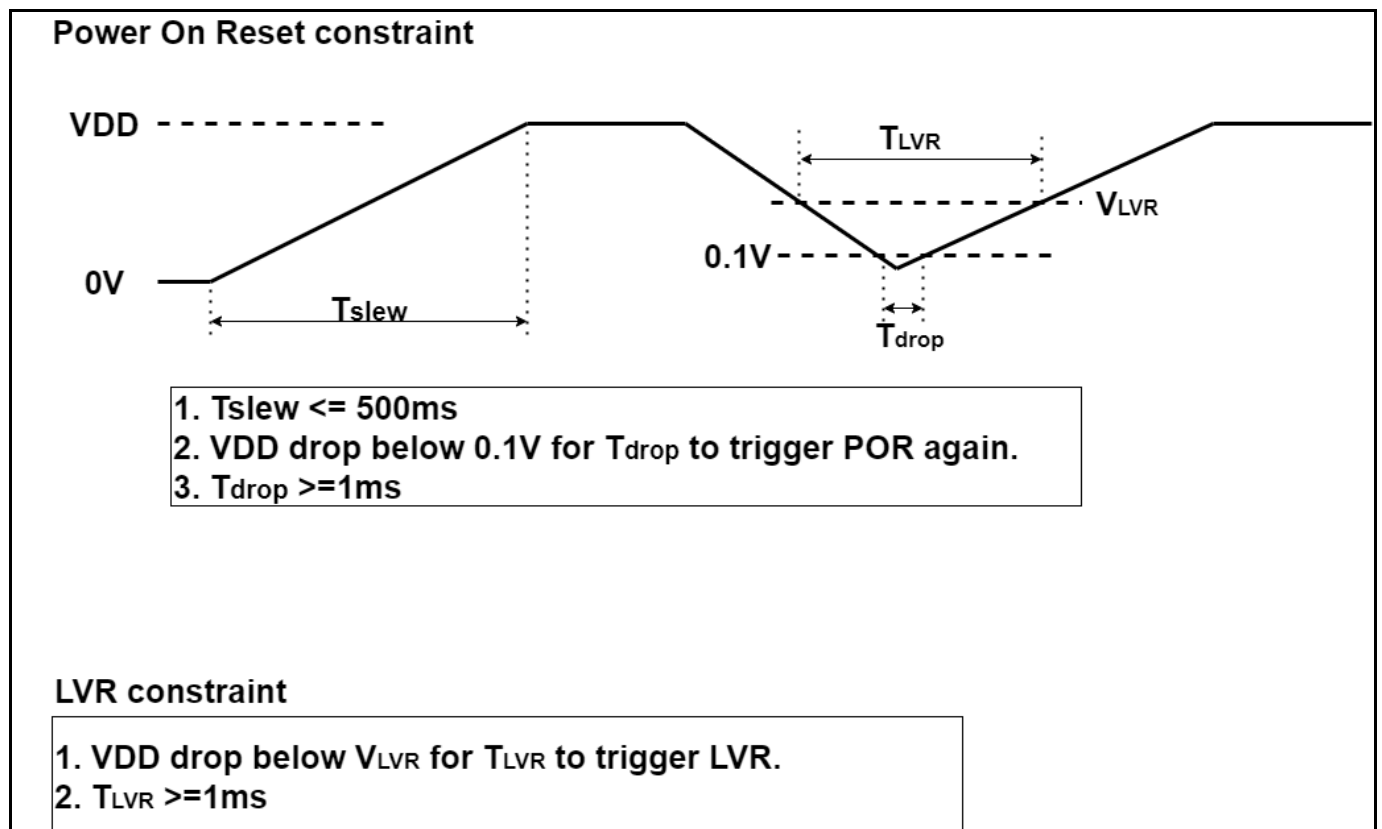
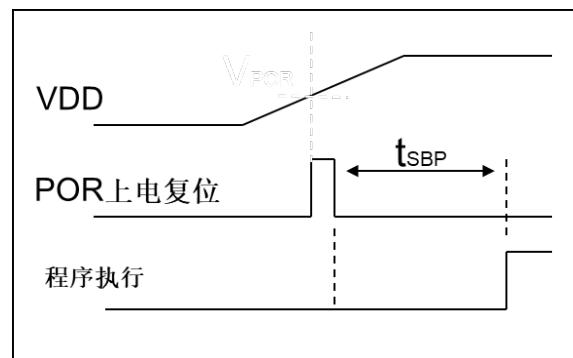
特性图是实际测量值。考虑到生产飘移等因素的影响，表格中的数据是在实际测量值的安全范围内。

4. 复位

引起 MF617 复位的原因有很多，可大概统计为有二种：上电复位、LVR 复位。发生复位后，系统会重新启动。

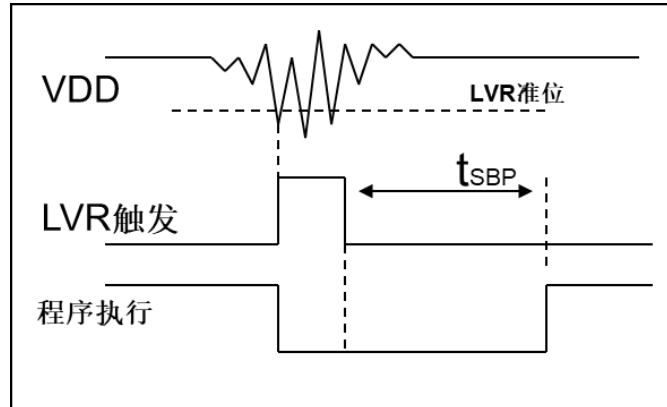
4.1. 上电复位(POR)

开机时，POR（上电复位）是用于复位 MF617；但是，上电后电源电压可能不太稳定，为确保单片机是工作在电压稳定的状态，在执行第一条指令之前等待，这时间就是 T_{SBP} ，如下图所示。

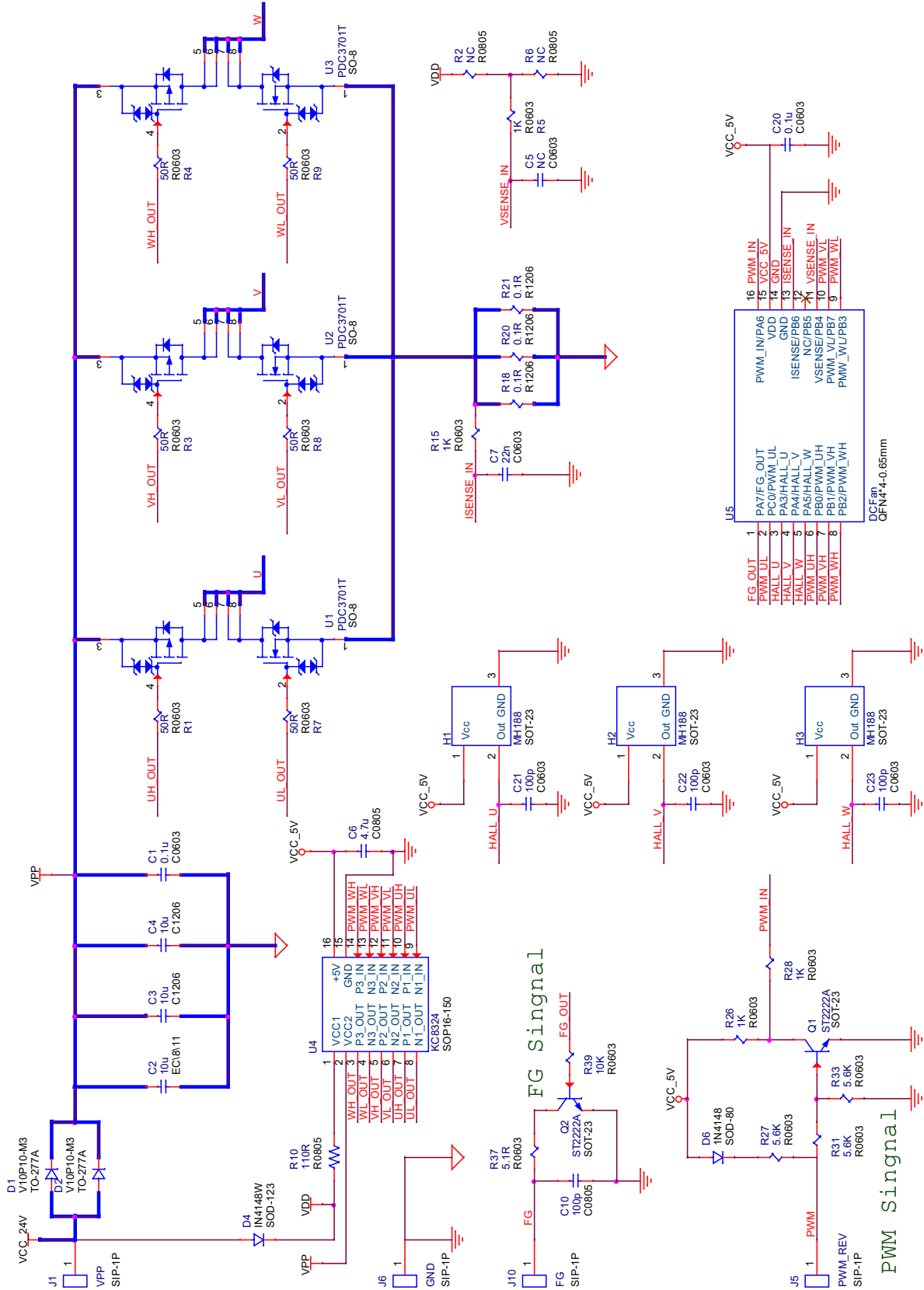


4.2. 低电压复位(LVR)

若 VDD 下降到低于 LVR(Low Voltage Reset)电压水平，系统会发生 LVR 复位，其时序图如下图。



5. 参考应用电路



6. 封装信息

6.1. 盖印规范

生效日: 2022/8/1

◎ 注意: 以下盖印规范仅适用于 MF617-2J16A 正印使用

QFN 4*4mm

正印 **blank** 范例:

烧 **code** 范例:

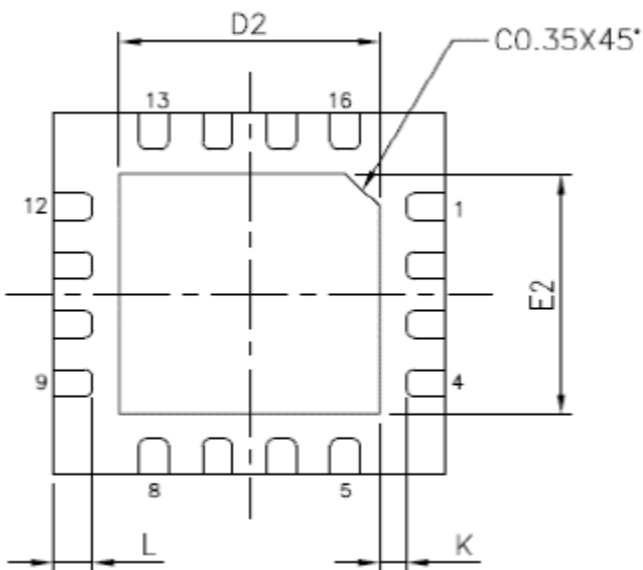
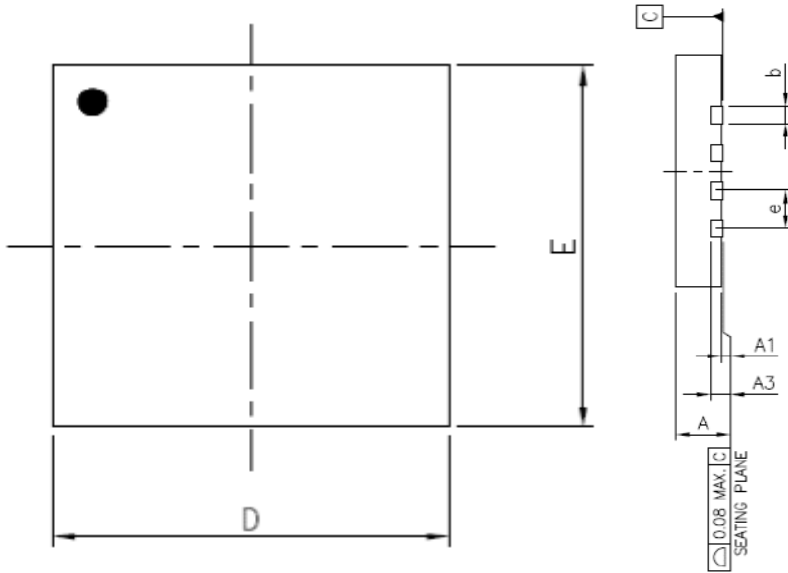
PPPPPww
QQLLByy
CCCCVXA
●

MF61708
2J16A22
PDFFABA
●

MF61728
2J16A22
X001AEA
●

Standard Legend	
PPPPP	MF617
CCCC	Customer's production code number (If blank that CCCC will be PDFF.)
QQ	Package type (QFN 4*4mm → 2J)
LL	Pin Count
B	Bonding information (Ex:MF617-2J16A → PADAUK Type A QFN4*4-16 package.)
yy	Year code (last 2 digits of calendar year)
ww	Week code
V	Vender code
X	Product code
A	Wafer information

6.2. QFN4*4 (16P-0.65pitch)



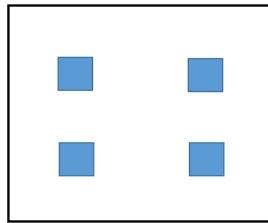
SYMBOLS	MILLIMETERS		
	MIN	TYP	MAX
A	0.70	0.75	0.80
A1	0.00	0.02	0.05
A3	0.203 REF		
b	0.25	0.30	0.35
D	4.00 BSC		
E	4.00 BSC		
e	0.65 BSC		
K	0.20	-	-
D2	2.60	2.65	2.70
E2	2.60	2.65	2.70
L	0.35	0.40	0.45

7. PCB 布局指南

7.1. 建议 PCB 设计者遵守 IPC-7525 和 IPC-7351 和 IPC-7095 的要求。

7.2. QFN / DFN/SOP 等 E-PAD 封装 PCB 布局指南：

7.2.1. 由于 QFN / DFN/SOP 等有 E-PAD 的热焊盘区下焊膏体积丰富，在回流焊过程中会使 QFN / DFN 封装的膏体升高，这种效应会引起 QFN / DFN 端子的浮动和可焊性失效问题。为了防止 QFN / DFN 在表面贴装过程中浮动并出现可焊性短路问题，建议焊料覆盖率占热焊盘面积的 15%到 30%之间。图 QFN / DFN 的蓝色区域只是模板设计的一个示例。无论如何，如果发生接触不良的问题，模具设计应该由 SMT 公司进行微调。



QFN/DFN 示意图

7.3. PCB 工艺流程

7.3.1. 模板设计指南：请参阅 IPC-7525 模板设计指南流程。

7.3.2. 回流炉：对于无铅绿色封装，建议采用氮气强制对流回流。

7.3.3. 回流模式：对于无铅绿色封装，建议使用 8 区以上的焊炉。

7.3.4. 对于焊接电气和电子组件允收条件，建议使用 IPC-A-610。

7.4. 返工和修理指南：

7.4.1. 若无特殊的重新装料夹具和工具，则不建议在生产应用中重工 BGA / CSP。市场上有许多返修系统，然而，专门的返修夹具和工具被设计来简化和帮助控制这个过程。有关其他信息，请参阅「IPC -7711 / 21A 返工和修理指南」或「IPC-7095A（BGA 的设计和装配过程）」或搜索 IPC 网站。

7.4.2. QFN / DFN 返工和修理指南：QFN / DFN 封装的返工和修理指南与 BGA 产品相同，需要特殊的返修夹具和工具，并使用红外回流焊工艺。